


طرح درس فیلتر و سنتز مدار	 دانشکاه سمنان
	دانشکده مهندسی برق و کامپیوتر

شماره تلفن اتاق:			مدرس/مدرسین: حمید مقدادی نیشابوری	
منزلهگاه اینترنتی:			hamid.meghdadi@gmail.com	
امتحان پایان ترم	امتحان میان ترم	ارزشیابی مستمر (کوئیز)	فعالیت‌های کلاسی و آموزشی	نحوه ارزشیابی
12	8	+2	+2	نمره
Analog And Digital Filters – Harry Lam فیلتر و سنتز مدار – عباس دلپرووی فرد				منابع و مآخذ

بودجه‌بندی درس

مبحث	هفته
مقدمه	۱
سیستم‌های LTI	۲
تبدیل لاپلاس – تابع دامنه – تابع فاز – تأخیر گروه	۳
چند جمله‌ای مختلط با ضرایب حقیقی	۴
توابع حقیقی مثبت	۵
ویژگی‌های و پیاده‌سازی شبکه‌های امپدانس	۶
روش‌های Foster نوع ۱ و ۲	۷
روش‌های Causer نوع ۱ و ۲	۸
ساخت شبکه‌های پسیو RC	۹
پیاده‌سازی پسیو تابع تبدیل	۱۰
شبکه نردبانی – Lattice – دارلینگتون	۱۱
تقریب باترورس و چبی شف	۱۲
تقریب چبی شف معکوس و بسل	۱۳
حساسیت صفر و قطب	۱۴
فیلترهای اکتیو مستقیم	۱۵
فیلترهای اکتیو سری	۱۶