

طرح درس ساختار و زبان کامپیوتر	 دانشکاه سمنان
	دانشکده مهندسی برق و کامپیوتر

شماره تلفن اتاق:			مدرس/مدرسین: حمید مقدادی نیشابوری	
منزلگاه اینترنتی:			hamid.meghdadi@gmail.com	
امتحان پایان ترم	امتحان میان ترم	ارزشیابی مستمر (کوئیز)	فعالیت‌های کلاسی و آموزشی	نحوه ارزشیابی
12	8	+3	+2	نمره
Computer Organization and Design – Patterson and Hennessey – 6 th Edition				منابع و مآخذ

بودجه‌بندی درس

مبحث	هفته
	۱
مقدمه	۱
نمایش و عملیات اعداد با ممیز ثابت	۲
نمایش و عملیات اعداد با ممیز شناور	۳
مدارهای پایه‌ای در کامپیوتر	۴
مفاهیم اولیه در طراحی ISA	۵
مودهای آدرس دهی و مدیریت وقفه	۶
معرفی ماشین مانو	۷
برنامه نویسی برای ماشین مانو	۸
معرفی پردازنده ARM	۹
معرفی Arm – ISA	۱۰
معرفی Assembly – ARM	۱۱
وقفه در ARM	۱۲
معرفی پردازنده‌های 8086	۱۳
برنامه نویسی برای 8086	۱۴
مدیریت وقفه در 8086	۱۵
مرور مطالب گفته شده	۱۶